

3. Sterowniki PLC

Programowalny sterownik logiczny, PLC (od ang. *programmable logic controller*) – uniwersalne urządzenie mikroprocesorowe przeznaczone do sterowania pracą maszyny lub urządzenia technologicznego. PLC musi zostać dopasowany do określonego obiektu sterowania poprzez jego zaprogramowanie. Sterownik wyposaża się w odpowiednią liczbę układów wejściowych zbierających informacje o stanie obiektu i żądaniach obsługi oraz odpowiednią liczbę i rodzaj układów wyjściowych połączonych z elementami wykonawczymi, sygnalizacyjnymi lub transmisji danych.

Istnieją różne sposoby *pisania* programów na sterowniki PLC. Tak zapisany program przekształcany jest na tzw. język maszynowy i dopiero wtedy może być wykonany przez mikroprocesor. Sposoby (środowiska) programowania PLC:

- **LD (ladder diagram) logika drabinkowa** – schemat zbliżony do klasycznego rysunku technicznego elektrycznego
- **FBD (function block diagram)** – diagram bloków funkcyjnych, sekwencja linii zawierających bloki funkcyjne
- **ST (structured text)** tekst strukturalny – język zbliżony do Pascala
- **IL (instruction list)** lista instrukcji – rodzaj assemblera
- **SFC (sequential function chart)** sekwencyjny ciąg bloków – sekwencja bloków programowych z warunkami przejścia.

Logika drabinkowa jest szeroko stosowana do programowania sterowników PLC, w których wymagana jest sekwencyjna kontrola procesu lub operacji produkcyjnej. Logika drabinkowa jest przydatna w prostych, ale krytycznych systemach sterowania lub w przerobieniu starych obwodów przekaźników (*proszę przypomnieć sobie czym jest przekaźnik!*). Ponieważ programowalne sterowniki logiczne stały się bardziej wyrafinowane, stosuje się je również w bardzo złożonych systemach automatyki. Motywacją do przedstawienia logiki sterowania sekwencyjnego na schemacie drabinkowym było umożliwienie inżynierom i technikom produkcji oprogramowania bez dodatkowego szkolenia nauki języka programowania.

Implementacje logiki drabinkowej mogą mieć takie cechy, jak sekwencyjne wykonywanie i obsługa funkcji sterowania przepływem, które sprawiają, że analogia do sprzętu jest nieco niedokładna. Logikę drabinkową można traktować raczej jako język oparty na regułach niż język proceduralny.

Szczebel na drabinie stanowi regułę. Realizacja programu przez mikroprocesor polega na *odczytaniu* kolejno wszystkich *szczebli* drabiny od góry do dołu. Odczyt poszczególnych *szczebli* nastę-

puje bardzo szybko (nawet w mili- czy nanosekundach). Po zakończeniu odczytu mikroprocesor wraca na początek i ponownie wykonuje program, zapamiętując stan wyjść.

W logice drabinkowej występują trzy podstawowe oznaczenia: wejść (I), wyjść (Q) oraz markerów (M). Marker jest to zmienna (zapamiętująca wartość 1 lub 0) którą ustawia się jak wyjście lub odczytuje jak wejście. Po włączeniu sterownika wyjścia oraz markery ustawiane są na logiczne 0.

Rodzaj	Opis
I Input (wejście)	W każdym sterowniku PLC mają takie samo oznaczenie, mogą być przypisywane tylko do symboli styków informują o stanie wejść na sterowniku. -- [] -- Wejście normalne (NO) -- [/] -- Wejście odwrócone (NC)
Q Output (wyjście)	W każdym sterowniku PLC mają takie samo oznaczenie, mogą być przypisywane zarówno do symboli cewek (wtedy ustawiają konkretne wyjście sterownika) jak i styków gdzie informują o stanie wyjść. -- () -- Wyjście normalne (NO) -- (/) -- Wyjście odwrócone (NC)
M Marker	Inaczej zmienna wewnętrzna. Tym symbolem określa się zmienne wewnętrzne sterownika, wykorzystywane są jako cewki i styki. elementy pośrednie programu.

Odczyt szczebla

Szczeble odczytywane są od lewej. Lewą stronę drabinki możemy interpretować jako logiczną 1 i od niej zaczynamy. Idąc w prawo możemy spotkać skrzyżowanie lub jeden z symboli (I, M lub Q). Jeśli napotkamy wejście, to w zależności od jego typu (NO lub NC) oraz sygnału, po prawej stronie pojawi się 1 lub 0. Prosty przykład składający się z przycisku (podłączonego do wejścia I) oraz diody (podłączonej do wyjścia Q) oraz programu:

```

|-----[ ]----- ( )---|
|               I1               Q   |

```

należy odczytywać tak: z lewej strony I1 jest 1, na wejściu I1 mogą pojawić się dwa stany: 0 lub 1.

Jeżeli przycisk nie zostanie wciśnięty (I1 = 0), *jedynka* z lewej nie może *przepłynąć* na stronę prawą, więc do Q dopływa 0 – dioda się nie świeci.

Jeżeli przycisk zostanie wciśnięty (I1 = 1), to do wyjścia Q dotrze 1 – dioda się zaświeci.

Oprogramowanie, które może pomóc: [PLC Fiddle](#) (przeglądarkowe), [Do-more Designer Programming Software](#), [PLC Ladder Simulator](#) (Android), [EKTS \(Electrical Control Techniques Simulator\)](#)

Zadanie 3.1

Odczytać poniższe programy w języku drabinkowym.

Bramka logiczna	Rozwiązanie w języku drabinkowym
AND	<pre> -----[]-----[]----- ()--- I1 I2 Q </pre>
OR	<pre> ---+-----[]-----+----- ()--- I1 Q +-----[]-----+ I2 </pre>
NOT	<pre> -----[\]----- ()--- I Q lub -----[]----- (\)--- I Q </pre>

Markery oraz wyjścia

Wyjścia Q poza tym, że są fizycznie wyprowadzone ze sterownika i można je *gdzieś* podłączyć (do diody, przekaźnika, tranzystora, układu cyfrowego), można również wykorzystać jako informację wejściową. W tym celu wystarczy wykorzystać znacznik wejścia --[]--, i podpisać go symbolem wyjścia --()--. Marker zachowuje się tak samo, z tą różnicą, że nie jest wyprowadzony ze sterownika – nie można go nigdzie podłączyć.

Zadanie 3.2

Zinterpretować działanie poniższych programów. Dla ułatwienia zadania można interpretować wejścia jako przyciski a wyjścia jako diody. Należy jednak pamiętać, że mogą to być inne urządzenia o wyjściach logicznych: czujniki, układy scalone, przekaźniki lub *odbiorniki* – np. przekaźniki.

```

|-----[ ]----- ( )---|
|           I1           M1   |
|
|-----[ ]----- ( )---|
|           M1           Q1   |

```

```

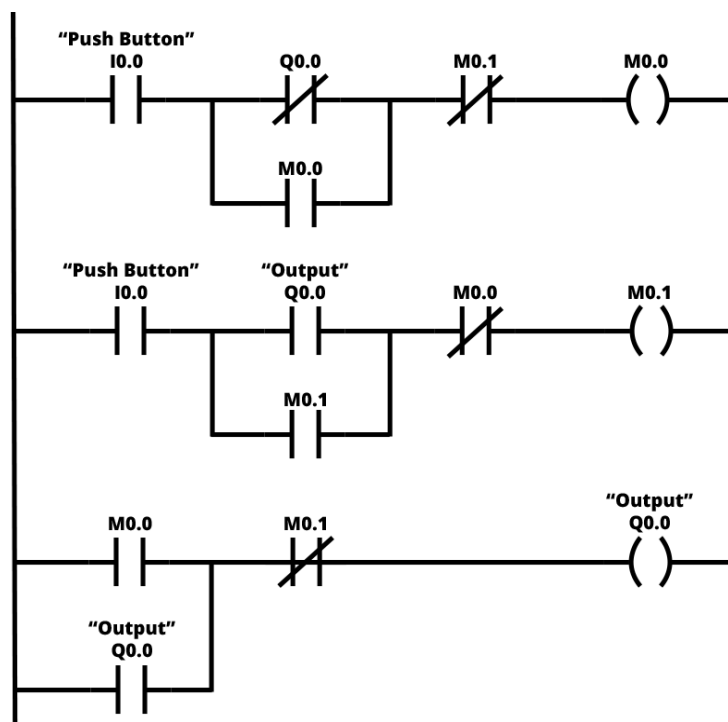
|---+-----[ ]-----+----- ( )---|
| |           I1           |           M1   |
| +----- ( )-----+           |   |
|           M1           |           |   |
|
|-----[ / ]-----[ ]----- ( )---|
|           I2           M1           Q1   |

```

Zadanie 3.3

Zinterpretować poniższy program – pojedynczy przycisk włącz/wyłącz): ile jest wejść (fizycznych), wyjść oraz markerów, ile jest kombinacji wejść?

Rady: Po uruchomieniu programu załóż, że wszystkie wejścia, wyjścia oraz markery są ustawione na 0, przeczytaj program raz i sprawdź czy stany wyjściowe się zmieniły. Jeśli tak powtarzaj odczyt aż wyjścia się nie nie zmieniają względem poprzedniego odczytu. Zinterpretuj działanie (np. *po uruchomieniu układu włącza się silnik podłączony do wyjścia Q1.2*). Sprawdź które co się stanie, jeśli zmieni się stan jednego z wejść – odczytuj program do momentu ustalenia się wyjść, zinterpretuj działanie. Kontynuuj aż do wyczerpania kombinacji wejść. Co robi program?



Zadanie 3.4

Przy użyciu logiki drabinkowej napisać program obsługi wózka w taki sposób aby:

- Po wciśnięciu przycisku I0.0 wózek rozpoczyna podróż w prawo (Q0.0).
- Po dojechaniu do krańcówki prawej (I1.0) wózek zmienia kierunek podróży w lewo (Q0.1).
- Po dojechaniu do krańcówki lewej (I1.1) wózek kończy bieg.

Dodatkowe przyciski: I0.1 – zatrzymuje wózek. I0.2 – wymuszający powrót wózka.

https://en.wikipedia.org/wiki/Ladder_logic

https://pl.wikipedia.org/wiki/Programowalny_sterownik_logiczny

http://www.plcademy.com/ladder-logic-examples/?epik=0LyiXE_IWX-V-

http://home.agh.edu.pl/~aprzem/pliki/plc_1.pdf

Patryk Król

V1.2